(19)日本国特許庁 (JP)

11/00

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平6-260092

(43)公開日 平成6年(1994)9月16日

(51)Int.CL⁵ H 0 1 J 11/02 識別記号 庁内整理番号

B 9376-5E K 9376-5E FI

技術表示協所

(21)出願番号 (22)出願日 特顯平5-39709

平成5年(1993)3月1日

(71)出版人 000005016

バイオニア株式会社 東京都目黒区目黒1丁目4番1号

(72)発明者 小牧 俊裕

者小牧 俊裕

審査請求 未請求 請求項の数1 OL (全 5 頁)

山梨県甲府市大里町465番地バイオニア株

式会社ディスプレイ研究所内

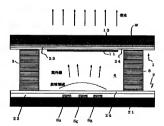
(74)代理人 弁理士 藤村 元彦

(54)【発明の名称】 プラズマディスプレイ装置

(57)【要約】

【目的】 製造が簡略化され、容量増加と絶縁破壊を解消するプラズマディスプレイ装置を提供する。

【構成】 互いに交差する方向に配置された電極の複数 個からなる電極群と、電極群の電極の交点が例に形成さ れたガス空間と、電極群及ビガス空間を挟む一州の第1 及び第2基板からなるアラズマディスアレイ装置におい て、第1基板は3本ずつ1組となるように配列された雑 特電極群を同一平面上に有し、第2基板は維持電極群と 交差する方向に配置されたアドレス電極群を有する。



【特許請求の範囲】

【請求項.1】 互いに突差する方向に配置された電極の 複数個からなる電極群と、前記電極群の電極の交流近待 に形成されたガス空間と、前記電極群及びガス空間を挟 む一対の第1.及び第2基板からなるディスプレイ装置で あって、前記帯1.基板は3本すつ1組となるように配列 された維持を解移を同一平面に存り、前定型2基板は 前記維持電極群と突差する方向に配置されたアドレス電 極群を有することを特徴とするプラズマディスプレイ装置。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明はAC型マトリクスアドレス方式プラズマディスプレイ装置に関する。

[0002]

【従来の技術】アラズマディスプレイパネル(PDP) は、希がスのアラズマ放電に伴うマトリクス電極交点で の発光を利用したディスプレイ装置である。その基本的 構造は、行電極と列電極と設けた2枚のガラス基板から 構成された放電空間(歩り、1mmの空間)にNeを主体と する混合物力スが数百1orで対入されている。そして、 PDPは電影が放電空間に露出したDC型(直接放電 型)と電影の影響を操作で置かたAC型(例数を電型) に大別される。AC型アラズマディスプレイ装置の駆動 方法においては、リフレッシュ方式、マトリクスアドレ ス方式、セルクシフト方式をどがある。

【0003】従来のマトリクスアドレス方式の基本的な二相限動AC型PDPは、図1に示すような互いに平行に対向する前面基板13北方背面基板2の間に、絶縁性パリアリブ多によってガス空間4を両定する構造を有している。背面基板2は、背面がラス板21上に接数のアドレス電極でが平行に形成を14、その上に調電体程23が形成され、その上に調電体程23、M8の間24が形成され、近に、その上に調電体程23、M8の間24が形成され、バリアリブ3を印刷などで形成して成る。前面基板1は、前面がラス板10上に東光体層11が設けられて成る。そして、基板を合わせて、ガス空間右(画素セル)が形成されて、アラズマディスアレイ装置が形成される。

【0004】アラズマディスアレイ装置の動作は、アド レス電像Wより維持電像Sa、Suとの間に所定電圧が印 加されると、各電極が位置する背面基板 20上路に放電 領域が生し、旅電領域から放射された発光線により蛍光 体層 1 か動起されて発光し、画素セルに発光領域が生 とる。この放電は、アドレス電棒Wと維持電低Sa、Su との間に印加されている維持電圧によって維持され、ア ドレス電像Wに印加された消去パルスにより消滅する。 【0005】 【発明が解決しようとする課題】上記三相駆動AC型P DP構造では、1つの画業とルに一対の維持電路記 Sおが存在するだけなかで、放電限級は、維持電極の間 上を中心として不均一に前面基板1に向けて大きく広がって生じる。従って、放電により生じた発光領域は、放電域限な関連となる。 蛍光体層11をイオン衝撃から保護するために、パリアリブの高さを高くしてガス空間4の間隙を広くする必要がある。

2

【0006】また、アドレス電極W及び維持電極Sa, Sa電極がすべて同じ背面基板2に支持されるので、背 面基板を製造するのが難しい。すなわち、背面基板2 は、下部のアドレス電板Wを蒸着、フォリソグラフィ及 びエッチング処理をして形成し、次に下部の誘電体層2 3を成膜し、次に維持電極Sa. Saを落着、フォリソグ ラフィ及びエッチング処理をして形成し、次に上部の誘 電体層23及びMgO層24を成膜して作成されので、 背面基板製造が煩雑になる。さらに、同じ背面基板上に 2段の電板WRIFS。 Saを設ける必要があるため 望 20 ましからぬ容量増加、絶縁破壊などの問題がある、各電 極群の電極を覆う上下の誘電層の厚さの差に関する問題 もある。すなわち、構造上、上段の誘電層は下段の誘電 層上りも薄い層で被覆されるため この下段の誘電層は 絶縁破壊が発生しやすく、背面基板構造は電気的に弱い ものとなる。

ス方式、セルフシフト方式などがある。
[0003] 従来のマトリクスアドレス方式の基本的な
三相駆動人C型P D P は、図1に示すような互いに平行
に対向する資面基板 1 および背面基板 2 の間に、絶縁性
ベリアリア3 によってガス空間 4 を再定する構造を 有し 30
ている。背面基板 2 は、背面ガラス板 2 1 上に複数のフ
ドレス電像が呼行た形成され、その上に誘弦体層 2 3
が形成され そのトに 海豚のアドレス電像がアケボーが悪くなる。ネスアリは、製造
エ君を簡略化できるアラスマディスアレイ美麗を提供するたとを目的りする。

[0008]

更に、その上に誘電体層23、Mgの層24が形成され、パリアリブ3を印刷たどで形成して成る。前面基板 はは、前面ガラス板10上に東北林層11が貼けられて成る。そして、基板を合わせて、ガス空間4に希ガスを對人し、このMgの層24の上にガス空間4(画素と4の)が形成されて、プラズマディスアレイ装置が形成され。「フトスプレイ装置が形成される。「0004]プラズマディスアレイ装置が形成される。「0004]プラズマディスアレイ装置が形成される。「0004]プラズマディスアレイ装置が形成される。「0004]プラズマディスアレイ装置が形成される。「0004]プラズマディスアレイ装置が形成される。「前記様中電標を存を同一平面上に有し、前記第2基板は前記様中電標を存を同一平面上に有し、前記第2基板は前記様中電標と交差する方向に配置されたアドレス電像群を有ることを特徴とすることを持つまることを持つまする。

[0009]

【作用】本発明のプラズマディスプレイ装置によれば、 高輝度で高速駆動できる三相駆動構造の長所を活かし、 かつ製造工程を簡略化できる。

[0010]

【実施例】以下に、本発明による実施例を図面を参照し 50 つつ説明する。図2に示すように、本実施例のマトリク

スアドレス方式の三相駆動AC型PDPは、第1基板す たわち背面基板2 上の一対の維持電極SA、SB間に配置 された中間維持電極Scと 第2基板すなわち前面基板 1 上の維持電極及び中間維持電極と交差する方向に配置 されたアドレス電極Wと、誘電体層23及びMgO層2 4と、を設けた以外は、図1に示す業子構造と同一の構 造を有している。図1及び2における同一参照符合は同 と部材を示す

【0011】本実施例のPDPにおいては、背面基板2 の同一平面上に2本の平行維持電極Sa. Saおよびその 10 平行電板の直ん中に3本目の中間維持電極Scが同一方 向に並んでいる。この3本で従来の三相駆動と同一方法 で駆動する。さらに、表示駆動においてアドレス(セル の選択) けできないので 反対側の前面基板1にアドレ ス電極Wが上記3本の電極と直交するように形成されて WZ.

【0012】背面基板2は、ガラス基板上に3本の維持 電板SA、SBおよび中間維持電極Scを蒸着、フォリソ グラフィ、エッチングにより同時形成し、その上に1層 の誘電体層23を形成して、MgO層24の蒸着をなせ 20 ば形成できる。前面基板1は、前面ガラス板10上にア ドレス電極W、誘電体層23、MgO層24及び蛍光体 層11を順に成膜して形成される。

【0013】本実施例によれば、背面基板作成におい て、従来の電極及び減電層の形成がそれぞれ1回で済 み、製作プロセスが簡略化され、しかも得られたPDP には三相駆動法による面放電形AC型PDPにおける高 輝度かつ高発光効率で高速駆動できる長所が活かせる。 さらに、電極容量を軽減できるため、より高速駆動が可 能となる。また、空間電荷が隣接電極に広がらず誤放電 30 が起こりにくく安定した動作が可能である。 図3及び図 4に示すように本実施例による画素セルをマトリクス方 式の三相駆動法で駆動すれば、画像のための制御信号に 応じてアドレスパルス(書き込みパルス及び消去パル ス)をアドレス電極W1、W2・・・の群へ供給する書 き込み回路50と、維持電極Sa1, Sa1, Sc1, Sa 2. S₈2, S_c2, · · · の群へ維持パルスを供給する 維持回路60とを独立に構成できるので、クロストーク が減少する。すなわち、図4に示すようにプラズマディ スプレイ装置の動作は、表示されない場合は、中間維持 40 電板Scと維持電板SaまたはSaとの間に印加されてい る維持常圧-Vsのパルスに維持されている。表示され る場合は、アドレス電極Wより維持電極SaまたはSBと の間に所定電圧の書き込みパルスが印加されると、中間 維持電板Sc及び維持電極Sa間または中間維持電極Sc 及び維持電極Sa間の交互に各電極が位置する背面基板 2の上部において放電領域が生じ、放電領域から放射さ れた紫外線により蛍光体層11が励起されて発光し、画 素セルに発光領域が生じる。この発光は、維持電圧-V sの維持パルスによって維持され、アドレス電極Wに印 50 W アドレス電極

4 加された幅の狭い消去パルスにより消滅する。なお、ア ドレス電極Wに幅の狭い消去パルスを印加する代わり に、維持電極SaまたはSBに印加される維持パルス間に 消去パルスを加えてもよい。

【0014】図5は画素セルごとのSA、SR維持電極と 中間維持電極Scとの配置例を示す。図5(a)の如 く、中間維持電極に鳥状部 1 を設けてもよく、図5 (b)の如く中間維持電極Scの突出部Pに対向して SA、SB維持電極に対向突出部Cを設けてもよく、さら に、図5(c)の如くSa、Sa維持電極のみに対向突出

部Cを設けてもよい。 [0015]

【発明の効果】以上のように、本発明によれば、互いに 交差する方向に配置された電極の複数個からなる電極群 と、電極群の電極の交点近傍に形成されたガス空間と、 電極群及びガス空間を挟む一対の第1及び第2基板から なるディスプレイ装置において、第1基板は3本ずつ1 組となるように配列された維持電極群を同一平面上に有 し、第2基板は維持電極群と交差する方向に配置された アドレス電極群を有するので、製造が簡略化され、維持 放電は維持電極が設けられている第1基板の近くで均一 に起こるために発光体層には影響を与えない。薄い誘電 体層を介した維持電極及びアドレス電極の交差がなくな り、容量増加と絶縁破壊に関する問題が解消される。 【図面の簡単な説明】

【図1】従来のプラズマディスプレイパネルの断面図で

【図2】本実施例のプラズマディスプレイパネルの断面 図である。

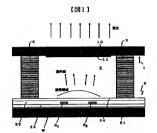
【図3】 本字確例のプラズマディスプレイ装置の維持電 極群及びアドレス電極群へ電気パルスを印加する駆動回 路のブロック図である。

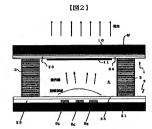
【図4】1つの画素セルにおける維持電極及びアドレス 電極へ印加される電気パルスと画素セルの光量との関係 を示すタイミングチャートである。

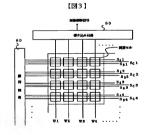
【図5】第1基板上の画素セルごとのSA, SB維持電極 及び中間維持電極Scの平面図である。

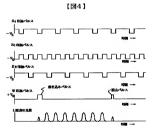
【主要部分の符号の説明】

- 1 前面拡展 2 背面基板
- 3 バリアリブ
- 4 ガス空間
- 10 前面ガラス板
- 11 蛍光休層
- 21 背面ガラス板
- 23 誘電体層 24 MgO層
- Sa. Sa 維持電極
- Sc 中間維持電極









【図5】

